

**Family list**

4 family members for:

**JP2003279409**

Derived from 3 applications.

[Back to JP200](#)**1 INFRARED PHOTOGRAPHING DEVICE AND MANUFACTURING  
METHOD THEREFOR**Publication info: **JP2003279409 A** - 2003-10-02**2 Infrared ray detecting type imaging device**Publication info: **US6984856 B1** 2006-01-10**3 Infrared ray detecting type imaging device**Publication info: **US7015472 B2** - 2006-03-21**US2005139774 A1** - 2005-06-30Data supplied from the **esp@cenet** database - Worldwide

THIS PAGE BLANK (USPTO)

# INFRARED PHOTOGRAPHING DEVICE AND MANUFACTURING METHOD THEREFOR

**Publication number:** JP2003279409

**Also published as:**

**Publication date:** 2003-10-02

US6984856 (B)

**Inventor:** IKEGAWA SUMIO; NAKAYAMA KOHEI; FUNAKI HIDEYUKI; IIDA YOSHINORI; SHIGENAKA KEITARO

**Applicant:** TOKYO SHIBAURA ELECTRIC CO

**Classification:**

- **international:** G01J1/02; G01J1/42; G01J1/44; G01J5/20; G01J5/48; H01L27/14; H01L37/00; H04N5/33; H04N5/335; G01J1/02; G01J1/42; G01J1/44; G01J5/20; G01J5/48; H01L27/14; H01L37/00; H04N5/33; H04N5/335; (IPC1-7); G01J1/42; G01J1/02; G01J1/44; G01J5/20; G01J5/48; H01L27/14; H01L37/00; H04N5/33; H04N5/335

- **european:**

**Application number:** JP20020081795 20020322

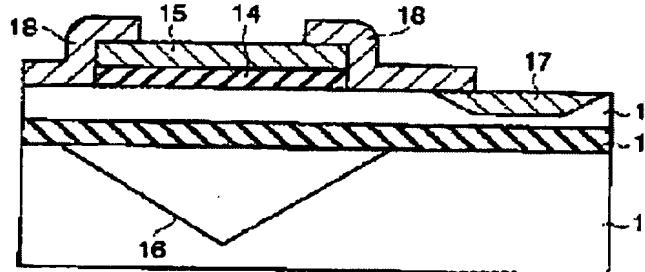
[Report a data error](#)

**Priority number(s):** JP20020081795 20020322

**Abstract of JP2003279409**

**PROBLEM TO BE SOLVED:** To provide an infrared photographing device and a manufacturing method therefor which can attain technical advantages.

**SOLUTION:** The infrared photographing device comprises a plurality of selection lines formed in line direction, a plurality of reading lines formed in column direction, and plurality of picture elements formed on cross sections of the selection lines and the reading lines wherein the each picture element comprises a bolometer thin film 15 which is formed on a buffer layer 14 overlaying on substrates 11, 12, 13 and which is made by a compound which causes phase transition between a metallic phase and an insulation phase, a switching element 17 which is selected by a selection line and which sends signals generated by a bolometer thin film to a reading line, and a metallic wiring 18 one of the end of which is connected to the surface of the bolometer thin film and which is placed between the bolometer thin film and the switching element.



**COPYRIGHT:** (C)2004,JPO

Data supplied from the **esp@cenet** database - Worldwide

**THIS PAGE BLANK (USPTO)**

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号  
特開2003-279409  
(P2003-279409A)

(43)公開日 平成15年10月2日 (2003.10.2)

(51)Int.Cl. <sup>1</sup>	識別記号	F I	マークコード(参考)
G 0 1 J	1/42	G 0 1 J	2 G 0 6 5
	1/02	1/02	2 G 0 6 6
	1/44	1/44	4 M 1 1 8
	5/20	5/20	5 C 0 2 4
	5/48	5/48	A
		審査請求 有 請求項の数 6	OL (全 16 頁) 最終頁に続く

(21)出願番号 特願2002-81795(P2002-81795)

(22)出願日 平成14年3月22日 (2002.3.22)

(出願人による申告) 「国の委託研究の成果に係る特許出願 (平成13年度文部科学省「科学技術総合研究」調査研究題目「原子層積層による超伝導特性制御に関する研究」) 産業活力再生特別措置法第30条の適用を受けるもの」

(71)出願人 000003078  
株式会社東芝  
東京都港区芝浦一丁目1番1号  
(72)発明者 池川 純夫  
神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内  
(72)発明者 中山 浩平  
神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内  
(74)代理人 100058479  
弁理士 鈴江 武彦 (外6名)

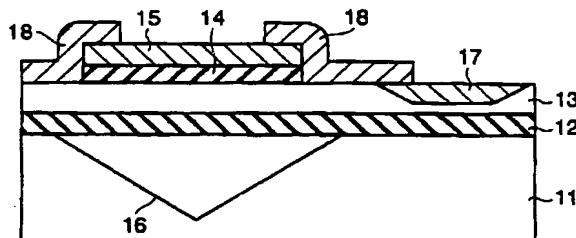
最終頁に続く

(54)【発明の名称】赤外線撮像装置及びその製造方法

(57)【要約】

【課題】高性能化を達成することが可能な赤外線撮像装置及びその製造方法を提供する。

【解決手段】行方向に形成された複数の選択線と、列方向に形成された複数の読み出し線と、複数の選択線と複数の読み出し線との各交差部に対応して設けられた複数の画素部とを備えた赤外線撮像装置であって、各画素部は、基板11、12、13上にバッファ層14を介して形成され金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜15と、選択線によって選択されボロメータ薄膜で生じた信号を読み出し線に読み出すスイッチング素子17と、ボロメータ薄膜とスイッチング素子との間に介在し一端がボロメータ薄膜の上面に接続された金属配線18とを有する。



(2)

1

## 【特許請求の範囲】

【請求項1】行方向に形成された複数の選択線と、列方向に形成された複数の読み出し線と、前記複数の選択線と複数の読み出し線との各交差部に対応して設けられた複数の画素部と、を備えた赤外線撮像装置であって、前記各画素部は、基板上にバッファ層を介して形成された金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜と、前記選択線によって選択され前記ボロメータ薄膜と、前記読み出し線に読み出されるボロメータ薄膜で生じた信号を前記読み出し線に読み出すスイッチング素子と、前記ボロメータ薄膜と前記スイッチング素子との間に介在し一端が前記ボロメータ薄膜の上面に接続された金属配線と、を有することを特徴とする赤外線撮像装置。

【請求項2】前記化合物は、 $RNiO_{3-d}$ （ただし、RはPr、Nd、Sm、Eu及びBiの中から選択された1以上の元素、dは酸素のストイキオメトリからのずれを表す値）であることを特徴とする請求項1に記載の赤外線撮像装置。

【請求項3】前記化合物は、 $Ca_{2-x}Sr_xRuO_{4-d}$ （ただし、dは酸素のストイキオメトリからのずれを表す値、 $0 \leq x \leq 0.05$ ）又は $Ca_{2-x'}RuO_{4-d'}$ （ただし、d'は酸素のストイキオメトリからのずれを表す値、 $0 < x' < 0.32$ ）であることを特徴とする請求項1に記載の赤外線撮像装置。

【請求項4】前記複数の画素部のなかの少なくとも一つの画素部は赤外線を検知しない無感度画素部であり、前記無感度画素部に含まれるボロメータ薄膜の抵抗変化に基づいて、前記選択線から前記スイッチング素子に供給する選択パルスの幅を変更する手段をさらに備えたことを特徴とする請求項1に記載の赤外線撮像装置。

【請求項5】基板上にバッファ層を形成する工程と、前記バッファ層上に、金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜を形成する工程と、前記ボロメータ薄膜を形成した後、前記ボロメータ薄膜から検出信号を読み出すスイッチング素子と、前記ボロメータ薄膜と前記スイッチング素子とを接続する金属配線とを形成する工程と、

【請求項6】前記基板の前記ボロメータ薄膜が形成された領域下の部分を、前記バッファ層をエッチングストップ層としてエッチングして空洞化する工程をさらに備えたことを特徴とする請求項5に記載の赤外線撮像装置の製造方法。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、赤外線撮像装置及びその製造方法に関する。

【0002】

【従来の技術】赤外線撮像装置として、トランジスタや

配線等からなる回路が形成された半導体基板上にボロメータ薄膜を形成したものが提案されている。すなわち、ボロメータ薄膜の抵抗が温度によって変化することを利用して画素毎に赤外線を検出し、検出した信号をトランジスタを介して読み出すものである。このような構成を備えた従来の赤外線撮像装置では、まず半導体基板上にトランジスタとアルミニウムなどの金属配線とからなる回路部を形成し、その後でボロメータ薄膜を形成している。

【0003】しかしながら、上述した赤外線撮像装置では、ボロメータ薄膜形成時のプロセス温度を450°C程度以下、望ましくは400°C程度以下にしなければならない。この温度以上であると、先に形成したアルミニウムなどの金属配線が劣化してしまうからである。また、例えば800°C程度以上の高温で熱処理を行うとトランジスタ特性の劣化も生じる。従来より用いられているバナジウム酸化物薄膜等は比較的低温で成膜できるため問題ないが、高温成膜が必要な材料をボロメータ薄膜に用いた場合には金属配線やトランジスタ等の劣化が生じてしまう。したがって、従来の赤外線撮像装置では、ボロメータ薄膜に用いる材料が限定されてしまうことになる。

【0004】また、従来はボロメータ薄膜の下層側に金属配線等が形成されているため、ボロメータ薄膜の下地には配線段差やコンタクトホールに起因する凹凸が存在する。そのため、段差やコンタクトホールの部分でボロメータ薄膜に結晶の乱れや粒界が生じ、これがノイズや特性劣化の要因となる。

【0005】  
【発明が解決しようとする課題】このように、従来の赤外線撮像装置では、ボロメータ薄膜を比較的低温で形成しなければならいためボロメータ薄膜の材料が限定されてしまうといった問題や、ボロメータ薄膜の下地に存在する凹凸によってノイズや特性劣化が生じるという問題があり、高性能の赤外線撮像装置を得ることが困難であった。

【0006】本発明は、上述したような従来の課題を解決し、高性能化を達成することが可能な赤外線撮像装置及びその製造方法を提供することを目的としている。

【0007】

【課題を解決するための手段】本発明に係る赤外線撮像装置は、行方向に形成された複数の選択線と、列方向に形成された複数の読み出し線と、前記複数の選択線と複数の読み出し線との各交差部に対応して設けられた複数の画素部と、を備えた赤外線撮像装置であって、前記各画素部は、基板上にバッファ層を介して形成された金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜と、前記選択線によって選択され前記ボロメータ薄膜で生じた信号を前記読み出し線に読み出すスイッチング素子と、前記ボロメータ薄膜と前記スイッキン

グ素子との間に介在し一端が前記ボロメータ薄膜の上面に接続された金属配線と、を有することを特徴とする。

【0008】金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜において良好な特性を得るには、ボロメータ薄膜をエピタキシャル成長させて良好な結晶性を持たせることが重要であるが、下地に段差等に起因する凹凸があると結晶の乱れや粒界が生じて結晶性が損なわれてしまう。本発明によれば、ボロメータ薄膜とスイッチング素子との間に介在する金属配線が、ボロメータ薄膜の上面でボロメータ薄膜に接続されている。すなわち、ボロメータ薄膜の下層側には金属配線の段差等に起因する凹凸がなく、平坦なバッファ層上にボロメータ薄膜が形成されているため、結晶性に優れたボロメータ薄膜によって良好な特性を得ることができる。

【0009】本発明に係る赤外線撮像装置の製造方法は、基板上にバッファ層を形成する工程と、前記バッファ層上に、金属相と絶縁体相との間で相転移を起こす化合物からなるボロメータ薄膜を形成する工程と、前記ボロメータ薄膜を形成した後、前記ボロメータ薄膜から検出信号を読み出すスイッチング素子と、前記ボロメータ薄膜と前記スイッチング素子とを接続する金属配線とを形成する工程と、を備えたことを特徴とする。

【0010】本発明によれば、ボロメータ薄膜を形成した後にスイッチング素子及び金属配線が形成される。そのため、ボロメータ薄膜を高温で成膜しても、スイッチング素子や金属配線はそのような高温に晒されないですむ。したがって、高温成膜が必要な材料もボロメータ薄膜として選択することができ、特性に優れた材料をボロメータ薄膜として用いることができる。

#### 【0011】

【発明の実施の形態】まず、本発明の実施形態の一般的な事項について説明する。

【0012】ボロメータの性能は一般的に、TCR (Temperature Coefficient of Resistance) で表される。TCRは、温度Tにおけるボロメータの抵抗をRとして、

$$TCR = (1/R) \cdot (dR/dT)$$

として表されるが、従来よりも高感度な赤外線検出を行うためには、 $|TCR| > 3\% / K$  (望ましくは $|TCR| > 4\% / K$ ) 程度にすることが望ましい。また、コストダウンと高解像度化のためには、画素ピッチを従来よりも小さくして、 $15 \mu m$ 程度にすることが望ましい。同じTCR値のボロメータ材料を用いたまま画素ピッチを小さくすると、1画素に入射する熱エネルギーが小さくなる分、感度が低下して、NETD (Noise Equivalent Temperature Difference) 値 (NETD値は、画素ピッチの $-2$ 乗に比例する) が増大する。一方、高感度赤外線カメラとして種々の応用に使うには、NETD値が $60 \sim 100 mK$ であることが望ましい。画素ピッチが $15 \mu m$ で、NETD値 =  $60 \sim 100 mK$ を得

ることは、従来のバナジウム酸化物ボロメータでは難しく、ボロメータ感度がさらに2倍以上高いことが必要である。また、ボロメータ抵抗を測定する際のパルスバイアス電流によってボロメータの温度が室温以上に上がるため(自己加熱)、 $300 \sim 350 K$ の温度域において、 $|TCR| > 3\% / K$ を実現することが望ましい。

【0013】上述したような特性を有するボロメータ材料として、本実施形態では、金属相と絶縁体相との間で相転移を起こす化合物結晶薄膜を用い、特に以下の2種類の化合物結晶薄膜を用いた。

【0014】(1)  $RNiO_{x-d}$  (ただし、RはPr、Nd、Sm、Eu及びBiの中から選択された1以上の元素、dは酸素のストイキオメトリからのずれを表す値であり通常は $-0.1 \leq d \leq 0.2$ 程度)。代表的には、 $Sm_{1-x}A_xNiO_{x-d}$  (ただし、“A”はNd又はBi、 $0 \leq x \leq 0.5$ 、 $0.9 < y < 1.1$ ) があげられる。

【0015】(2)  $Ca_{1-x}Sr_xRuO_{4-d}$  (ただし、dは酸素のストイキオメトリからのずれを表す値であり通常は $-0.1 \leq d \leq 0.2$ 程度、 $0 \leq x \leq 0.05$ 又は、 $Ca_{1-x}RuO_{4-d}$  (ただし、dは酸素のストイキオメトリからのずれを表す値であり通常は $-0.1 \leq d \leq 0.2$ 程度、 $0 < x < 0.32$ )。

【0016】これらのボロメータ材料では、金属-絶縁体相転移に伴うTCR値は、高感度な赤外線撮像素子を得られる程度に十分大きい。さらに、作製条件と組成を最適化し、非冷却赤外線撮像素子に適した $T_m = 320 \sim 410 K$ にて、金属-絶縁体相転移を起こさせることができ。ここで、 $T_m$ は金属-絶縁体相転移温度であり、TCRの符号が変化する温度で定義した。

【0017】 $SmNiO_3$ のバルク試料が、 $T_m = 403 K$ で金属-絶縁体相転移を起こすことと、Smの一部をNdで置換すると $T_m$ が下がることは、「J. B. Torrance et al., Phys. Rev. B, 45, p. 8209 (1992)」に記載されている。本願発明者は、 $RNiO_{x-d}$ 系の薄膜では初めて、室温以上で金属-絶縁体相転移を発現させることに成功し、赤外線撮像素子に適用することを可能とした。

【0018】ペロブスカイト構造を持つ $Sm_{1-x}A_xNiO_{x-d}$ を用いて実験をした結果、室温以上で $|TCR| > 3\% / K$ を得るには、以下の条件が必要であることがわかった。結果として、室温以上で $6\% / K$ を越える $|TCR|$ 値を得ることができた。

【0019】(1) ペロブスカイト構造のAサイトとBサイトの組成比のずれに関して、 $0.9 < y \leq 1.1$ が必要である。

【0020】(2) 成長温度として、 $550^\circ C$ 以上が必要である。

【0021】(3) 分子線エピタキシー法を用い、O<sub>2</sub>ガスを酸化ガスとして用いる場合、O<sub>2</sub>分子フラックスが

5

Ni フラックスの30倍以上であることが必要である。【0022】(4) 下地層が SrTiO<sub>3</sub> や NdGaO<sub>3</sub> では金属-絶縁体相転移が得られ難く、LaAlO<sub>3</sub> 下地層上では金属-絶縁体相転移が得られやすい。

【0023】(5) SmNi<sub>1-x</sub>O<sub>3-x</sub> 薄膜は、T<sub>m1</sub> = 400 ~ 410 K と転移温度が比較的高い。T<sub>m1</sub> を少し下げた方が素子保持温度を室温に近付けることができ、使いやすくコストが下がる。T<sub>m1</sub> を下げるには、Sm の一部を Bi で置換する (A = Bi とする) ことが有効であることがわかった。その置換量 x は、0 < x < 0.09 が適当である。Bi で置換することは、Bi や Bi 酸化物の融点が低いため、プロセス温度を下げられる利点がある。

【0024】また、Ca<sub>x</sub>RuO<sub>4</sub> のバルク試料が、T<sub>m1</sub> = 357 K で金属-絶縁体相転移を起こすことは、「C. S. Alexander et al., Phys. Rev. B, 60, p. 842 2 (1999)」に記載されている。また、この材料の Ca を La または Sr で一部置換することにより T<sub>m1</sub> と抵抗率が下がることが、「G. Cao, et al., Phys. Rev. B, 61, p. 5053 (2000)」に記載されている。本願発明者は、Ca<sub>x</sub>RuO<sub>4</sub> 系の薄膜では初めて、室温以上で金属-絶縁体相転移を発現させることに成功し、赤外線撮像素子に適用することを可能とした。

【0025】層状ペロブスカイト構造を持つ Ca<sub>1-x</sub>RuO<sub>4</sub>において実験した結果、金属-絶縁体相転移を得るには、以下の条件が必要であることがわかった。

【0026】(1) 下地層が SrTiO<sub>3</sub> や NdGaO<sub>3</sub> では金属-絶縁体相転移が得られ難く、LaAlO<sub>3</sub> 下地層上では金属-絶縁体相転移が得られやすい。

【0027】(2) まず非晶質膜を形成した後に、熱処理によって所望の結晶構造を得ることが必要である。

【0028】(3) 所望の結晶構造を得る熱処理は、990 °C ~ 1050 °C の温度範囲で、不活性ガスと 0.05 % 以上 1 % 未満の酸素ガスとの混合雰囲気中で熱処理することが必要である。

【0029】(4) 上述の熱処理のために、700 ~ 800 °C、酸素ガス雰囲気中で 10 時間以上の熱処理をすることが望ましい。

【0030】(5) Ca<sub>x</sub>RuO<sub>4</sub> は、転移温度が T<sub>m1</sub> = 357 K と比較的高い。T<sub>m1</sub> を少し下げた方が素子保持温度を室温に近付けることができ、使いやすくコストが下がる。T<sub>m1</sub> を下げるには、Ca の一部を欠損させることができることがわかった。その欠損量 x は、0 < x < 0.32 が適当である。Ca を欠損させることで T<sub>m1</sub> を下げることは、新たな元素 Sr を導入せずに T<sub>m1</sub> を調節できるという利点がある。

【0031】上述した 2 種類のポロメータ材料において、所望の結晶構造を得て金属-絶縁体相転移を得るには、450 °C 以上の高温プロセスが必要であり、従来の赤外線撮像素子の製造方法では作製することができなか

った。本実施形態では、半導体基板上にトランジスタや金属配線からなる ROIC (Read Out Integrated Circuit) を形成する前にポロメータ薄膜を形成する製造方法を採用し、これらの材料が持つ高い性能を利用できるようになった。

【0032】また、上述した 2 種類の材料において、金属-絶縁体相転移を得るには、下地層の選択が重要である。そこで、半導体基板 (Si 基板) 上にまずバッファ層を形成し、その後にポロメータ薄膜を形成することが望ましい。また、バッファ層を以下のように 2 層構造とすることが望ましい。

【0033】第 1 層目には、シリコン基板上にエピタキシャル成長した酸化物薄膜を用いることが望ましい。結晶構造は、ペロブスカイト型、螢石型或いは C 型希土類構造であることが望ましい。また、第 2 層目のバッファ層とある程度格子整合していることが望ましく、その格子不整合は ± 10 % 以内が望ましい。例えば、第 1 層目のバッファ層として、Si (100) 基板上にエピタキシャル成長した、SrTiO<sub>3</sub> (100) 配向膜、CeO<sub>2</sub> (100) 配向膜、RE<sub>2</sub>O<sub>3</sub> (100) 配向膜 (ただし、RE は 3 個の希土類元素又は Y) 等があげられる。

【0034】第 2 層目のバッファ層は、第 1 層目のバッファ層上にエピタキシャル成長した酸化物薄膜を用いることが望ましい。結晶構造は、ペロブスカイト類縁のものであることが望ましい。また、ポロメータ薄膜と格子整合がよいことが望ましく、その格子不整合は ± 2.5 % 以内が望ましい。例えば、LaAlO<sub>3</sub> 膜があげられる。また、厚さは、第 1 層目のバッファ層の格子定数の影響を受けずに本来の格子定数が得られる程度に厚いことが望ましく、50 nm 以上 (より望ましくは 100 nm 以上) であることが望ましい。

【0035】本実施形態では、Si (100) 基板上のバッファ層として、まず SrTiO<sub>3</sub> (100) 配向膜をエピタキシャル成長し、次に LaAlO<sub>3</sub> (100) 配向膜をエピタキシャル成長する。Si (100) 基板上に SrTiO<sub>3</sub> を直接エピタキシャル成長する技術は、例えば、「R. A. McKee et al., Phys. Rev. Lett. 81, p. 3014 (1998)」に記載されている。SrTiO<sub>3</sub> (100) 配向膜は、Si 上にペロブスカイト酸化物をエピタキシャル成長させるためのシード層として機能する。そのため、厚さは 3 単位胞以上あればよく、典型的には 2 nm である。LaAlO<sub>3</sub> (100) 配向膜は、ポロメータ薄膜との格子不整合が適當な値になるように、表面の格子定数がバルクに近い値まで緩和している必要がある。このような観点から、LaAlO<sub>3</sub> (100) 配向膜の厚さは 50 nm 以上が望ましく、典型的には 100 nm である。

【0036】赤外線撮像素子の信号読み出しにおいては、パルス電流をポロメータ薄膜に流して抵抗を測定す

るが、ポロメータ薄膜の保持温度を $T_0$ として、読み出し電流による自己加熱温度 $dT_0$ が3~70Kに及ぶ（典型的には10~20K）。これに対して、入射赤外線による温度上昇 $dT_1$ はmKのオーダーである。金属-絶縁体相転移においては、後述する図11に例示するように、TCRが温度依存性を持っており、TCRの絶対値が大きくなる温度範囲が狭い。したがって、高感度の動作を行うためには、TCRの絶対値が極大（最大）となる温度 $T_0$ が、 $T_0$ から $T_0+dT_0$ の間に入っていることが必要であり、さらには $T_0$ から $T_0+dT_0$ の中点程度、或いは $T_0$ が $T_0$ よりも $T_0+dT_0$ に若干近い方が望ましい。そのため、このような条件を満たすように、読み出し電流パルス幅の調整を、素子毎或いは素子内の行毎に行なうことが望ましい。素子内に入射赤外線を感じない画素（無感度画素）を設け、無感度画素内のポロメータの抵抗変化を検出し、その検出パルスに基づいて通常画素における読み出しパルス幅を決定することにより、常にTCRの絶対値が極大となる温度 $T_0$ 付近で検出動作を行うことができ、高感度の撮像素子を実現することができる。

【0037】赤外線撮像素子において高感度の検出を行うためには、パルス電流は10~100μA、検出パルスによって発生する電圧は1~10Vが望ましい。従って、1画素のポロメータ薄膜の抵抗値は10~100kΩが望ましい。一方、後述する図11に示すように、 $S_{m_{1-}, A_{1-}, N_{1-}, O_{1-}}$ の抵抗率は、 $5 \times 10^{-4} \sim 5 \times 10^{-3} \Omega \text{ cm}$ 程度である。ポロメータ薄膜の厚さは30~200nmの範囲が適当であるが、典型的には50nmである。以上の値から、ポロメータ薄膜の長さ／幅の比が10~100となるよう、後述する図3に示すように、ポロメータ薄膜をメアンダ(meander)形状に加工することが望ましい。後述する例では、長さ／幅=47程度である。また、図17に示した $C_{a_{1-}, S_{r_{1-}, R_{u_{1-}}}}$ の例では、抵抗率は $4 \times 10^{-3} \sim 1 \times 10^{-2} \Omega \text{ cm}$ 程度である。ポロメータ薄膜の厚さは30~200nmの範囲が適当であるが、典型的には80nmである。以上の値から、ポロメータの長さ／幅の比が8~200になるよう、ポロメータ薄膜をメアンダ形状に加工することが望ましい。

【0038】以下、本発明の具体的な実施形態を図面を参照して説明する。

【0039】図1は、本実施形態に係る非冷却の赤外線撮像素子の等価回路を示したものであり、各画素部はポロメータ薄膜を用いた検出部（感熱部）41とMISトランジスタ（スイッチング素子）42とを有している。行方向に配列した各トランジスタ42のゲートには共通の選択線43が接続され、列方向に配列した各トランジスタ42のドレインには共通の読み出し線44が接続されている。

【0040】図2は、赤外線撮像素子の画素部の断面構

成を示したものである。

【0041】図2に示した例では、支持基板となるシリコン基板（半導体基板）11上に絶縁層12を介してシリコン層（半導体層）13が形成された、いわゆるSOI基板を用いている。シリコン層（半導体層）13上には絶縁層であるバッファ層14を介してポロメータ薄膜15が形成されている。ポロメータ薄膜15には、すでに述べた材料、すなわち $S_{m_{1-}, A_{1-}, N_{1-}, O_{1-}}$ 、 $C_{a_{1-}, S_{r_{1-}, R_{u_{1-}}}}$ 或いは $C_{a_{1-}, R_{u_{1-}}}$ が用いられる。バッファ層14には、 $S_{r T i O}$ と $L_{a A l O}$ の積層膜を用いる。

【0042】ポロメータ薄膜15の下方には、シリコン基板11の一部を除去した空洞16が形成されている。これは、ポロメータ薄膜15を熱的に分離するためである。シリコン層13には、MISトランジスタ部（MISトランジスタ形成領域）17が設けられている。ポロメータ薄膜15の一端には金属配線（例えばA1配線）18が接続されており、この金属配線18によりポロメータ薄膜15とMISトランジスタ17部のソースとが接続されている。ポロメータ薄膜15の他端は、金属配線18を介して接地されている。

【0043】図2に示すように、金属配線18はポロメータ薄膜15の上面でコンタクトするように形成されている。すなわち、ポロメータ薄膜15は金属配線を形成する前に形成される。そのため、ポロメータ薄膜は、従来のように金属配線の段差等の上に形成されることではなく、バッファ層14の平坦面上に形成される。したがって、段差等に起因してポロメータ薄膜に結晶の乱れや粒界等が生じることがなく、ノイズの発生や特性の劣化を防止することができる。

【0044】図3は、図2に示したような基本構造を有する赤外線撮像素子について、その画素部の平面構成を示したものである。

【0045】図3において、21はSOI基板、22は空洞パターン、23はメアンダ形状のポロメータ薄膜パターン、24はMISトランジスタ部（MISトランジスタ形成領域）、25~28は各種配線を示している。配線26はポロメータ薄膜23の一端とMISトランジスタ24のソースとを接続するもの、配線25はポロメータ薄膜23の他端を接地するためのもの、配線27は選択線に対応しMISトランジスタ24のゲートに接続されたもの、配線28は読み出し線に対応しMISトランジスタ24のドレインに接続されたものである。

【0046】なお、1画素の大きさは、例えば $50 \mu m \times 50 \mu m \sim 15 \mu m \times 15 \mu m$ 程度である。チップ面積を小さくした方がコストダウンにつながることと、高分解能・多画素の需要が増えていることから、1画素の大きさは $15 \mu m \times 15 \mu m$ 程度が望ましい。検出する赤外線の波長が8~14μm程度であるため、回折限界50の点から画素ピッチを10μm以下にすることは意味が

9  
 無い。また、画素数は、例えば $320 \times 240$ であり、高分解能を要求される用途では $640 \times 480$ である。  
 【0047】また、図3に示すようにボロメータ薄膜の部分（検出部）とトランジスタ部とを隣り合わせて形成すると、画素面積に対する検出部の面積の割合（開口率）が小さくなる。図3の例では開口率は25%程度である。開口率が低下すると感度は低下する。これを補うためには、画素毎に基板の上方に傘構造の赤外線吸収部を形成することが有効である。これについては、例えば特許第3040356号に記載されている。この技術を用いれば開口率を90%以上（100%近く）まで上げられ、高感度の赤外線撮像素子が得られる。

【0048】図4は、図2に示した赤外線撮像素子の製造方法を示したものである。

【0049】まず、図4(a)に示すように、シリコン基板11、絶縁膜12及びシリコン層13からなるSOI基板上に、バッファ層14(SrTiO<sub>3</sub>/LaAlO<sub>3</sub>の積層膜)をエピタキシャル成長させる。続いて、バッファ層14上にボロメータ薄膜15(Sm<sub>1-x</sub>A<sub>x</sub>N<sub>i</sub>O<sub>3-x</sub>、Ca<sub>1-x</sub>Sr<sub>x</sub>RuO<sub>3-x</sub>或いはCa<sub>1-x</sub>RuO<sub>3-x</sub>を用いる)をすでに述べたような高温プロセスによって形成する。

【0050】次に、図4(b)に示すように、ボロメータ薄膜15及びバッファ層14を必要な形状に加工する。その後、シリコン層13にトランジスタ部17を形成し、さらに金属配線（例えばA1配線）18を形成する。この金属配線18により、ボロメータ薄膜15とトランジスタ部17とが接続される。

【0051】次に、図4(c)に示すように、異方性エッチングによりシリコン基板11の一部を除去し、ボロメータ薄膜15のパターンを内包するパターンからなる空洞16を形成する。このとき絶縁層12がエッチングのストップとして働く。

【0052】本実施形態では、すでに述べたようにボロメータ薄膜15を高温プロセスで形成するが、このボロメータ薄膜15はトランジスタ部17及び金属配線18よりも前に形成される。そのため、トランジスタ部17及び金属配線18は、ボロメータ薄膜15を形成する際の高温に晒されない。したがって、従来のように金属配線が劣化したりトランジスタ特性が劣化したりすることなく、性能に優れた赤外線撮像装置を作製することができる。

【0053】図5は、本発明の実施形態に係る赤外線撮像素子の他の構成例を示したものである。基本的にはすでに説明したものと同様であるが、本例ではSOI基板の代わりに通常のバルクSi基板10を用いている。また、本例では、バッファ層14を空洞16を異方性エッチングによって形成する際のエッチングストップとして用いている。異方性エッチングには、Tetra-Methyl-Ammonium-Hydroxide等をエッチャントとしたウェットエ

10  
 ッチングを用いる。バッファ層14をエッチングストップとして用いる場合、中空構造を支えるために厚いバッファ層が必要である。そのため、バッファ層14の厚さは、0.5 μm程度以上、典型的には0.8 μm程度とする。

【0054】このように、図4に示した例では、バッファ層14をエッチングストップとして用いるため、SOI基板よりも安価な通常のバルクSi基板を用いることができ、製造コストを低減することができる。

【0055】図6は、本発明の実施形態に係る赤外線撮像素子のさらに他の構成例を示したものである。基本的にはすでに説明したものと同様であるが、本例でもSOI基板の代わりに通常のバルクSi基板10を用いている。また、本例では、シリコン酸化膜(SiO<sub>2</sub>膜)等を用いたエッチングストップ層19を設け、このエッチングストップ層19とバッファ層14をエッチングのストップとして用い、等方性エッチングによって空洞16を形成している。等方性エッチングは、エッチングガスにXeF<sub>6</sub>等を用いたドライエッチングによって行う。

【0056】また、SON(Silicon on Nothing)を用いる方法もある。SON基板を作製する方法は、「水島一郎、他、応用物理 2000年10月号 p. 1187」に記載されている。バルクSi基板にトレンチを形成し、水素雰囲気中1100°C程度で熱処理することにより、Si基板内部に板状の空隙(Empty Space in Silicon, ESSと略記)を形成することができる。これをを利用して中空構造(空洞)を形成することも可能である。

【0057】次に、本発明の実施形態に係る赤外線撮像装置の駆動方法の一例について、図7～図9を用いて説明する。図7は駆動回路等の周辺回路を含んだ赤外線撮像装置の構成例を示した図、図8は図7に示した回路の各部の信号波形を示した図、図9は赤外線撮像装置の駆動原理を示した図である。なお、図8の横軸は時間経過を、縦軸は各部の電圧を示している。

【0058】まず、読み出しパルス幅の最適化について、図9を用いて説明する。すなわち、赤外線照射による温度変化に起因してボロメータ薄膜の抵抗が変化するが、その抵抗変化に基づく検出信号を読み出す際の、読み出しパルス幅の最適化について説明する。なお、パルス幅は、典型的には10～100 μs程度である。

【0059】図9(a)はボロメータ薄膜に流す読み出し電流を、図9(b)は読み出し電流によって生じるボロメータ薄膜の電圧変化を、図9(c)は読み出し電流によって生じるボロメータ薄膜の温度変化を模式的に示した図である。

【0060】ボロメータ薄膜に電流を流すと、自己加熱によってボロメータ薄膜の温度(c)は徐々に上昇する。TCR<0のボロメータ薄膜を用いると、ボロメータ薄膜両端間の電圧(b)は温度上昇とともにしたいに

低下する。図9(c)の点線は、画素部に赤外線が連続的に入射してポロメータ薄膜の温度が上昇した場合を模式的に示している。赤外線による温度上昇分が $d T_{\text{ir}}$ である。ポロメータ薄膜の初期温度(保持温度)を $T_0$ とし、読み出し電流パルスによる自己加熱に起因する温度上昇分を $d T_i$ とする。金属-絶縁体相転移においては、例えば後述する図11に示すように、TCRが温度依存性を持っている。そのため、TCRの絶対値が極大となる温度 $T_{\text{max}}$ が $T_0$ から $T_0 + d T_i$ の間の最適な位置になるよう、読み出し電流パルス幅を最適化することが望ましい。保持温度 $T_0$ は、読み出し電流の大きさとパルス幅、感熱部(検出部)の熱時定数、さらには外気温によっても変化する。また、TCRの極大温度 $T_{\text{max}}$ は、素子において或いは素子内での位置に依存してばらつく場合がある。従って、素子毎或いは素子内の行毎に、読み出し電流パルス幅の調整を行うことが望ましい。以下、その具体的方法について説明する。

【0061】図7において、ポロメータ薄膜を用いた検出部41及びMISトランジスタ42を含んだ画素部、選択線43及び読み出し線44の基本的構成についてはすでに説明した通りであるが、本例では所定列に設けられた複数の画素部を無感度画素列(無感度画素群)45としている。この無感度画素列は、当該列に配置された検出部41に赤外線が入射しないように例えば金属反射板を設けることで、得ることができる。

【0062】トランジスタ42は、行選択回路51の出力bとコンバレータ52の出力aとの論理積(AND)cを出力するアンドゲート53によって線順次に選択される。また、コンバレータ52の出力はアンドゲート54にも接続されている。各読み出し線44の入力部には電流源55が接続され、出力部にはトランジスタ56が接続されている。トランジスタ56の出力はトランジスタ57及びキャバシタ58さらにはトランジスタ59に接続されている。トランジスタ59は列選択回路60からの制御信号によって順次選択される。

【0063】以下、図8に示したタイミングチャートを参照して、図7の回路動作を説明する。

【0064】まず、各トランジスタ57にリセット信号 $V_{\text{reset}}$ を印加する。これにより、各キャバシタ58には、オン状態となった各トランジスタ57を介して電源電圧 $V_{\text{dd}}$ が充電される。無感度画素列に対応するキャバシタ57の端子電圧 $V_{\text{c}}$ はコンバレータ52のプラス端子に供給されているため、コンバレータ52の出力aはハイレベルになる。コンバレータ52のマイナス端子には基準電圧 $V_{\text{ref}}$ が供給されている。この基準電圧 $V_{\text{ref}}$ は、アンドゲート53から出力される読み出しパルスcのパルス幅が最適化されるように、素子毎に予め決められている。

【0065】リセット信号 $V_{\text{reset}}$ を供給してから一定時間経過した後、行選択回路51から選択信号bがアンド

- ゲート53に供給され、またアンドゲート54には選択信号V<sub>b</sub>が供給される。アンドゲート53からはコンバレータ52の出力aと選択信号bとのアンド信号(読み出しパルス)cが出力され、対応する行の各トランジスタ42がオン状態となる。また、アンドゲート54からはコンバレータ52の出力aと信号V<sub>b</sub>とのアンド信号が出力され、各トランジスタ56がオン状態となる。これにより、ポロメータ薄膜(検出部41)には電流源55からトランジスタ42を介して電流が供給され、ポロメータ薄膜の一方の端子には電圧が生じ、その端子電圧はトランジスタ42及び56を介してキャバシタ58に供給される。このとき、各検出部41への赤外線の入射量に応じて、ポロメータ薄膜の端子電圧は変動する。ポロメータ薄膜の温度は自己加熱によってしだいに上昇するが、本例ではポロメータ薄膜のTCRが負であるため、ポロメータ薄膜の端子電圧は温度上昇とともにしだいに低下する。そのため、無感度画素列に対応するトランジスタ57の出力電圧V<sub>c</sub>も時間とともにしだいに低下する。
- 【0066】電圧V<sub>c</sub>が基準電圧V<sub>dd</sub>に等しくなると、コンバレータ52の出力aはハイレベルからロウレベルに移行する。これにより、アンドゲート53及び54の出力もハイレベルからロウレベルに移行するため、トランジスタ42及び56はオフ状態となり、検出部41からの信号読み出しが終了する。このようにして、各キャバシタ58には各検出部41からの電圧信号に応じた電圧、すなわち各検出部41への赤外線の入射量に応じた電圧が充電される。
- 【0067】選択信号b及びV<sub>b</sub>がロウレベルになった後、キャバシタ58に充電されている電圧の外部への読み出しが開始される。すなわち、列選択回路60からまず選択信号eが対応するトランジスタ59に供給され、選択されたトランジスタ59を介して対応するキャバシタ58の充電電圧が読み出される。続いて、列選択回路60から選択信号fが対応するトランジスタ59に供給され、選択されたトランジスタ59を介して対応するキャバシタ58の充電電圧が読み出される。以下同様にして、1行分の各キャバシタ電圧が順次読み出される。
- 【0068】1行分のキャバシタ電圧の読み出しが終了すると、再びリセット信号V<sub>reset</sub>が各トランジスタ57に印加され、上述した動作と同様にして、次の行に対する信号検出/読み出し動作が行われる。以後、同様にして、順次各行の信号検出/読み出し動作が実行される。
- 【0069】このように、本実施形態では、ポロメータ薄膜の特性のばらつき等によりTCRの絶対値が最大(極大)となる温度が素子間或いは行間でばらつく場合でも、素子毎にコンバレータ52の基準電圧V<sub>dd</sub>を設定して読み出しパルス幅を最適化することで、ポロメータ薄膜のTCRの絶対値が最大(極大)となる温度近傍で赤外線検出動作を行うことができる。したがって、TC

Rの絶対値が大きくなる温度範囲が狭いボロメータ薄膜材料を用いても、確実に高精度の赤外線検出を行うことができる。

【0070】以下、本実施形態の具体的な実施例を説明する。

【0071】(実施例1)  $S_{m_{1-x}}A_xN_{i_y}O_{z-d}$  薄膜を分子線エピタキシー(MBE)法によって作製した場合の例を説明する。

【0072】図10は、分子線エピタキシー装置の構成を模式的に示した図である。

【0073】図10に示すように、真空容器81はクライオポンプによって排気される。真空容器81内には基板ホルダ82が設けられており、この基板ホルダ82に基板83が設置される。また、この基板ホルダ82は、ヒーター84によって加熱される。

【0074】基板83に対向するように複数のクヌーセンセル85が設けられており、各クヌーセンセル85の開口部にはセルシャッター86が設けられている。各クヌーセンセル85には、以下の実施例において成膜される薄膜の構成元素である、La、Al、Sm、Ni、Bi及びNdが充填されている。また、酸化物薄膜を得るために必要な酸化反応を起こすために、オゾン発生器87で発生させた純オゾンガス(O<sub>3</sub>ガス)をノズル88から噴出して基板83に供給するようになっている。Sm<sub>1-x</sub>A<sub>x</sub>N<sub>i</sub><sub>y</sub>O<sub>z-d</sub>薄膜を製造するためにはNi<sup>3+</sup>を作成する必要があり、強い酸化条件が必要である。本実施例では、非常に酸化力の強い純オゾンガス用いたことにより、Ni<sup>3+</sup>を作ることに成功した。また、本実施例では、実験に用いた成膜中の基板温度は500～750°Cである。成膜後200°Cまで冷却する過程においても、オゾンガスを供給し続け、十分に酸化を行った。

【0075】まず、SmNi<sub>x</sub>O<sub>z-d</sub> 単一相薄膜が得られる成膜条件を探した。X線回折の結果、基板温度50°Cでは所望の結晶構造ができず非晶質であった。基板550～750°Cにてエピタキシャル成長した場合には、SmNi<sub>x</sub>O<sub>z-d</sub> 単一相薄膜が形成されていることが確認された。この基板温度範囲において、LaAlO<sub>3</sub> 単結晶基板(100)面を用いた場合には、金属-絶縁体相転移が生じ、その結果大きな|TCR|値が得られた。

【0076】図11は、典型的な試料について、その抵抗率の温度依存性(a)とTCRの温度依存性(b)を示したものである。なお、図11(a)の縦軸は、抵抗率の常用対数をとったものである。この試料では、約410Kで金属-絶縁体相転移が起きている。TCRの絶対値は、最大6%/Kを越え、高い値が得られている。この値は従来のバナジウム酸化物の2倍以上である。

【0077】図12は、LaAlO<sub>3</sub> 基板を用いた場合のTCR値の基板温度依存性を示したものである。基板のTCR値の基板温度依存性を示したものである。基板温度550～750°Cにて|TCR|が3%/Kを越え

ることがわかった。ここでは、金属-絶縁体相転移近傍で最も絶対値が大きかった温度でのTCR値を示している。

【0078】次に、成膜中の基板に供給するオゾンガス量に対する依存性を調べた。図13は、LaAlO<sub>3</sub> 基板を用いた場合のTCR値の、O<sub>3</sub>分子フラックス/Niフラックスに対する依存性を示したものである。O<sub>3</sub>分子フラックスがNiフラックスの30倍以上である時に|TCR|が3%/Kを越えることがわかった。この時の基板上でのO<sub>3</sub>分子フラックスは、1.7～2.2 × 10<sup>-3</sup> mol · sec<sup>-1</sup> · m<sup>-2</sup>であった。酸化の方法としては、本例で用いたオゾンガスの他に、高周波放電や電子サイクロトロン共鳴によって酸素プラズマを発生し、この酸素プラズマによって酸化を行う方法などもある。この場合は、活性酸素フラックスがNiフラックスの30倍以上である時に高い|TCR|が得られる。

【0079】なお、基板にSrTiO<sub>3</sub> やNdGaO<sub>3</sub> を用いた場合は、金属-絶縁体相転移は得られず、|TCR|は小さかった。これらの基板上に下地層としてLaAlO<sub>3</sub> 膜をMBE法で100nm程度堆積した場合には、LaAlO<sub>3</sub> 単結晶基板を用いた場合と同様に高い|TCR|値が得られた。

【0080】ペロブスカイト構造のAサイトとBサイトの組成比は本来は1であるが、薄膜を作製するとしばしばstoiキオメトリの1からずれる。その影響を調べた。図14は、TCRのNi/Sm組成比依存性を示したものである。Ni/Sm組成比が0.9以下になると、|TCR|が低下してしまう。|TCR|が3%/Kを越えるには、Sm<sub>1-x</sub>A<sub>x</sub>N<sub>i</sub><sub>y</sub>O<sub>z-d</sub>において0.9 < yが必要であることがわかった。

【0081】Smの一部をBiで置換することのT<sub>m</sub>に与える影響を調べた。実験の結果、Sm<sub>1-x</sub>B<sub>x</sub>Ni<sub>y</sub>O<sub>z-d</sub>において、Bi置換量xに依存してT<sub>m</sub>は、

$$T_m(K) = -1170x + 403$$

で近似的に表されることがわかった。非冷却センサーであるためには、T<sub>m</sub> > 300Kである必要がある。そのためには、xは0.09未満である必要がある。素子を日常的に最も使いやすい温度T<sub>m</sub>=300Kに保持して使うことを想定し、画素の自己加熱を考えると、320K ≤ T<sub>m</sub> ≤ 350Kが望ましい。従って、0.045 ≤ x ≤ 0.071が望ましい。

【0082】なお、本実施例における分子線エピタキシー法ではクヌーセンセルを原料元素の供給源としているが、電子銃で加熱された坩堝等を分子線供給の手段として用いることも可能である。また、有機金属の分子線をクヌーセンセル若しくはガスソースノズルから供給する方法によっても、薄膜を成長させることができる。また、本実施例では、薄膜を分子線エピタキシー法によって製造したが、スパッタ法やレーザーアブレーション法、化学気相成長法(CVD法)などによっても製造す

ることができる。特に、有機金属CVD法は、量産に適していることから望ましい。

【0083】(実施例2) Ca<sub>x</sub>RuO<sub>y</sub>薄膜を、RFスパッタリング法により作製した場合の例を以下に示す。

【0084】直径4インチのCa<sub>x</sub>RuO<sub>y</sub>焼結体ターゲットを用い、RFパワーを60Wとした。スパッタガスは、Ar 90%+O<sub>2</sub> 10%の混合ガスであり、流量は33 sccm、全圧は1Paとした。また、基板温度は室温とした。

【0085】基板には、SrTiO<sub>3</sub>、単結晶基板(100)面、NdGaO<sub>3</sub>、単結晶基板(001)面、LaAlO<sub>3</sub>、単結晶基板(100)面の3種を用いた。その結果、LaAlO<sub>3</sub>、基板を用い、かつ成膜後に975°C以上の温度でアニールした場合にのみ、所望のK<sub>3</sub>NiF<sub>4</sub>型結晶構造を持つCa<sub>x</sub>RuO<sub>y</sub>が得られた。

【0086】図15は、X線回折のCa<sub>x</sub>RuO<sub>y</sub>(0.02)ピーク強度の熱処理温度依存性を示したものである。990°C以上1050°C以下の温度で熱処理すると、結晶性の良いCa<sub>x</sub>RuO<sub>y</sub>が得られることがわかった。1050°C以上の温度で熱処理すると、不純物相としてCa<sub>x</sub>RuO<sub>y</sub>が混じる。990°C未満の温度で熱処理すると、不純物相のCa<sub>x</sub>RuO<sub>y</sub>の量が大きくなってくる。990°C以上1050°C以下の温度で熱処理した場合に、金属-絶縁体相転移が得られた。なお、図15は、窒素ガス99.5%と酸素ガス0.5%の混合ガス中で熱処理した場合である。

【0087】図16は、X線回折のCa<sub>x</sub>RuO<sub>y</sub>(0.02)ピーク強度の熱処理時酸素分圧に対する依存性を示したものである。酸素濃度が0.05~1%の場合に、結晶性の良いCa<sub>x</sub>RuO<sub>y</sub>が得られた。抵抗の温度依存性を測定した結果、酸素濃度が0.05%と0.5%の場合は金属-絶縁体相転移が得られたが、酸素濃度が1%の場合は金属-絶縁体相転移が得られなかつた。従って、酸素濃度は0.05%以上1%未満が適当である。なお、図16は、熱処理温度を1010°Cとした場合である。

【0088】図17は、典型的な試料の抵抗率の温度依存性(a)とTCRの温度依存性(b)を示したものである。なお、図17(a)の縦軸は、抵抗率の常用対数をとったものである。この試料では、約248Kで金属-絶縁体相転移が起きている。この試料は、所望の結晶構造を得るために熱処理を、0.5%酸素濃度雰囲気中、1010°Cで、30分間行ったものである。この試料を化学分析した結果、Ca/Ru原子比が1.392であった。Caが欠乏しているためにT<sub>m</sub>が低くなつた。

【0089】また、T<sub>m</sub>を下げるためには、Caの一部を欠損させることが有効であることを初めて見出した。Ca<sub>1-x</sub>RuO<sub>3-x</sub>において、xに依存してT<sub>m</sub>は、以下の式

$$T_m(K) = -179x + 357$$

で近似的に表されることがわかった。非冷却センサーであるためには、T<sub>m</sub>>300Kである必要がある。そのためには、欠損量xは0.32未満である必要がある。素子を日常的に最も使いやすい温度T<sub>m</sub>=300Kに保持して使うことを想定し、画素の自己加熱を考えると、320K≤T<sub>m</sub>≤350Kが望ましい。従って、0.04≤x≤0.21が望ましい。

【0090】所望の結晶構造を得るために熱処理を行う以前のプロセス及び試料状態が、不純物相のCa<sub>x</sub>RuO<sub>y</sub>の量を減らして特性を向上するために重要である。結晶性の良いCa<sub>x</sub>RuO<sub>y</sub>を得て金属-絶縁体相転移を生じさせるためには、スパッタ成膜した直後は非晶質であることが望ましく、そのためにスパッタ成膜時に基板は加熱せずに室温に置くことが望ましい。基板加熱してスパッタ成膜すると、最終的に不純物相のCa<sub>x</sub>RuO<sub>y</sub>の量が大きくなつて特性が悪い。また、スパッタ成膜後に低温アニールをすると、不純物相のCa<sub>x</sub>RuO<sub>y</sub>の量が少くなり、Ca<sub>x</sub>RuO<sub>y</sub>の結晶性が良くなり、はっきりとした金属-絶縁体相転移を得ることができる。この低温アニールは、700~800°Cにおいて、100%酸素ガス雰囲気中で、10時間以上行うことが望ましい。アニール時間が3時間程度と短い場合には効果がほとんど無く、アニール時間が24時間程度の場合には十分な効果が得られる。

【0091】以上、本発明の実施形態を説明したが、本発明は上記実施形態に限定されるものではなく、その趣旨を逸脱しない範囲内において種々変形して実施することが可能である。さらに、上記実施形態には種々の段階の発明が含まれており、開示された構成要件を適宜組み合わせることによって種々の発明が抽出され得る。例えば、開示された構成要件からいくつかの構成要件が削除されても、所定の効果が得られるものであれば発明として抽出され得る。

#### 【0092】

【発明の効果】本発明によれば、特性に優れたポロメータ薄膜を得ることができ、赤外線撮像装置の高性能化をはかることが可能となる。

#### 【図面の簡単な説明】

【図1】本発明の実施形態に係る赤外線撮像装置の等価回路を示した図。

【図2】本発明の実施形態に係る赤外線撮像装置の画素部の断面構成を示した図。

【図3】本発明の実施形態に係る赤外線撮像装置の画素部の平面構成を示した図。

【図4】本発明の実施形態に係る赤外線撮像装置の製造方法を示した図。

【図5】本発明の実施形態に係る赤外線撮像装置の変形例について画素部の断面構成を示した図。

50 【図6】本発明の実施形態に係る赤外線撮像装置の変形

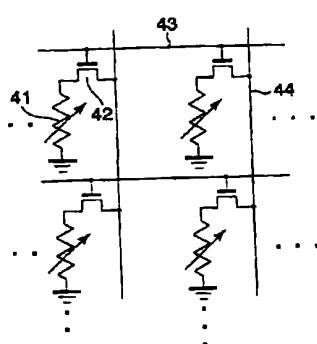
17

- 例について画素部の断面構成を示した図。  
 【図7】本発明の実施形態に係る赤外線撮像装置全体の回路構成を示した図。  
 【図8】図7に示した回路の各部の信号波形を示した図。  
 【図9】本発明の実施形態に係る赤外線撮像装置の駆動原理について示した図。  
 【図10】本発明の実施形態に係る赤外線撮像装置の製造に用いる分子線エピタキシー装置の構成を模式的に示した図。  
 【図11】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、抵抗率の温度依存性及びTCRの温度依存性を示した図。  
 【図12】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、LaAlO<sub>3</sub>基板を用いた場合TCRの基板温度依存性を示した図。  
 【図13】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、TCRのO<sub>3</sub> / N<sub>i</sub>供給比依存性を示した図。  
 【図14】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、TCRのN<sub>i</sub> / S<sub>m</sub>組成比依存性を示した図。  
 【図15】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、XRD強度のアニール温度依存性を示した図。  
 【図16】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、XRD強度の酸素分圧依存性を示した図。  
 【図17】本発明の実施形態に係る赤外線撮像装置のボロメータ薄膜について、抵抗率の温度依存性及びTCRの温度依存性を示した図。

## 【符号の説明】

10、11…シリコン基板

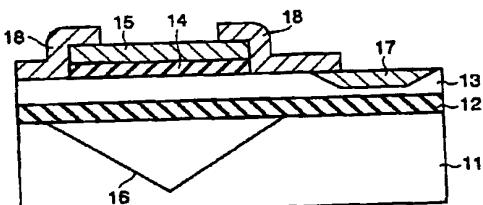
【図1】



- \* 12…絶縁層  
 13…シリコン層  
 14…バッファ層  
 15…ボロメータ薄膜  
 16…空洞  
 17、24…MISトランジスタ部  
 18…金属配線  
 19…エッチングトップ層  
 21…SOI基板  
 22…空洞パターン  
 23…ボロメータ薄膜パターン  
 25、26、27、28…配線  
 41…検出部  
 42…MISトランジスタ  
 43…選択線  
 44…読み出し線  
 45…無感度画素列  
 51…行選択回路  
 52…コンバレータ  
 53、54…アンドゲート  
 55…電流源  
 56、57、59…トランジスタ  
 58…キャパシタ  
 60…列選択回路  
 81…真空容器  
 82…基板ホルダ  
 83…基板  
 84…ヒーター  
 85…クヌーセンセル  
 86…セルシャッター  
 87…オゾン発生器  
 88…ノズル

\*

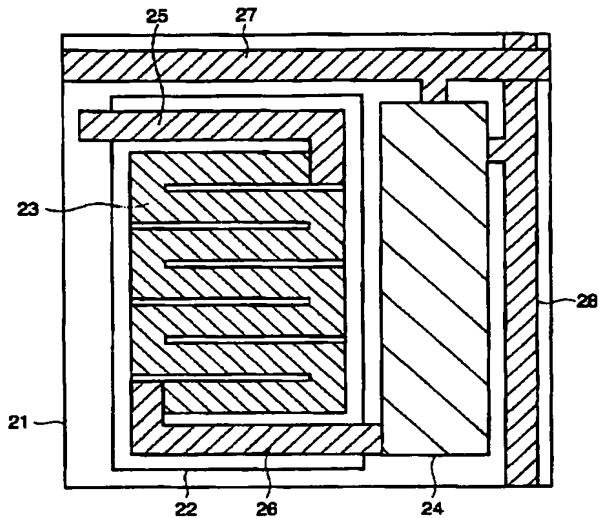
【図2】



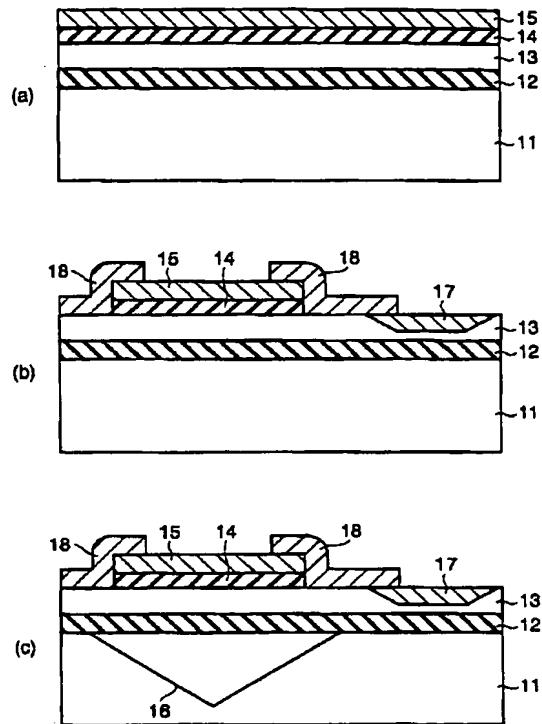
(11)

特開2003-279409

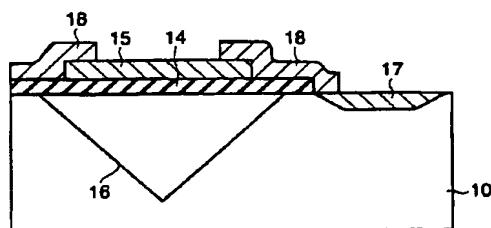
【図3】



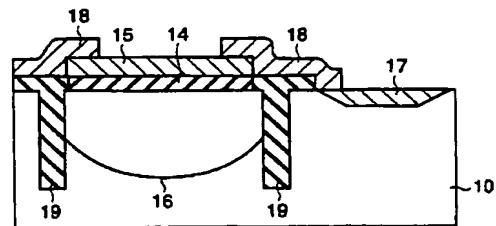
【図4】



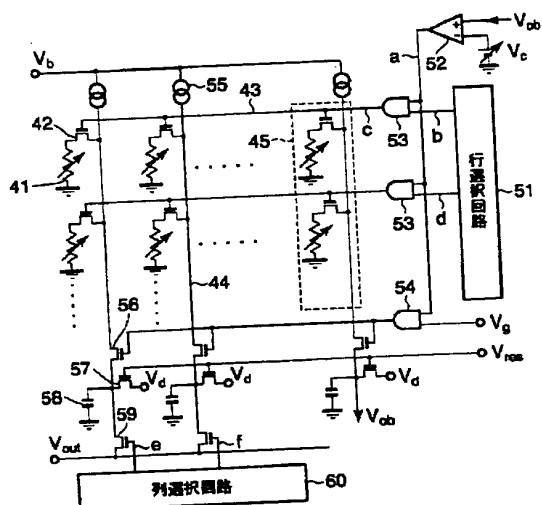
【図5】



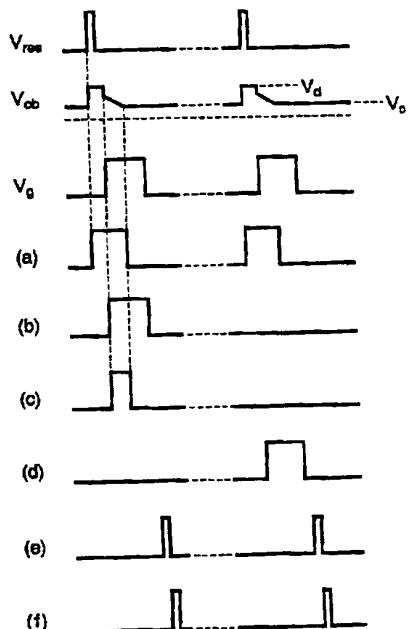
【図6】



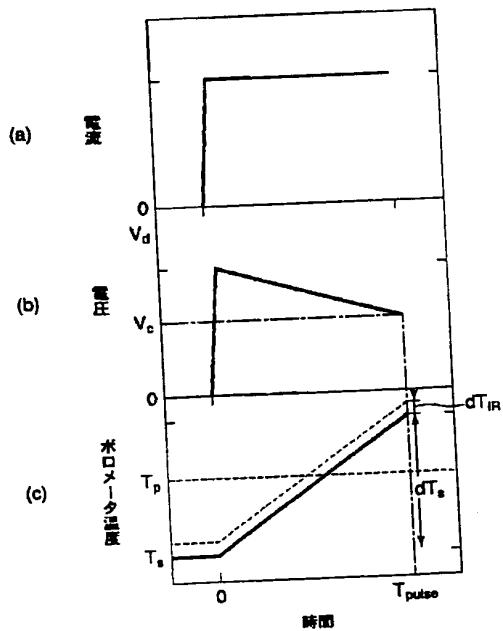
(图7)



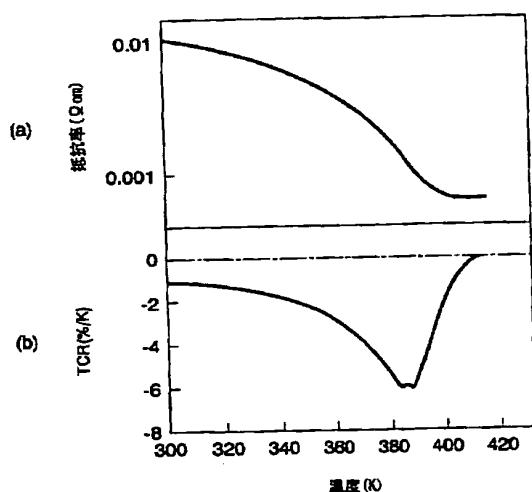
[圖 8]



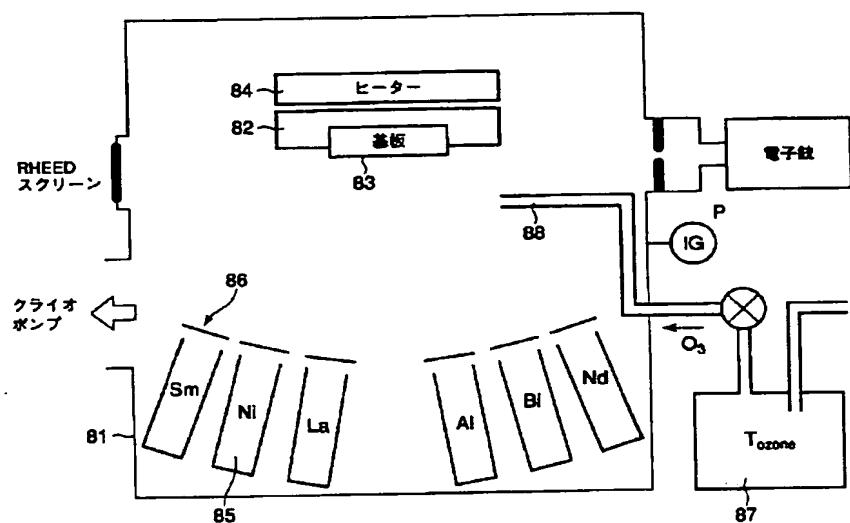
[図9]



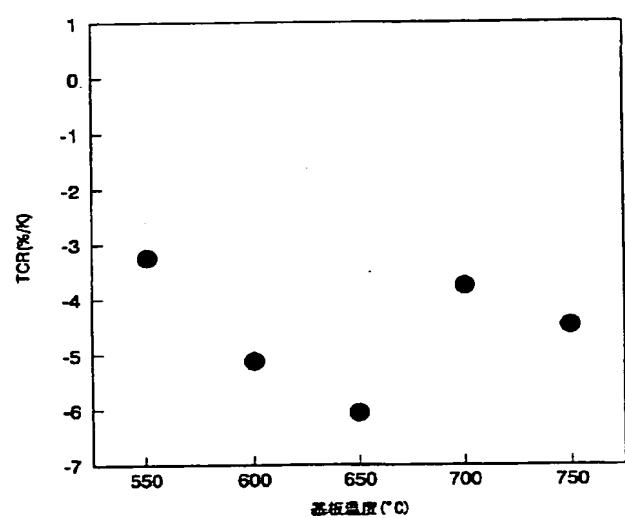
[図11]



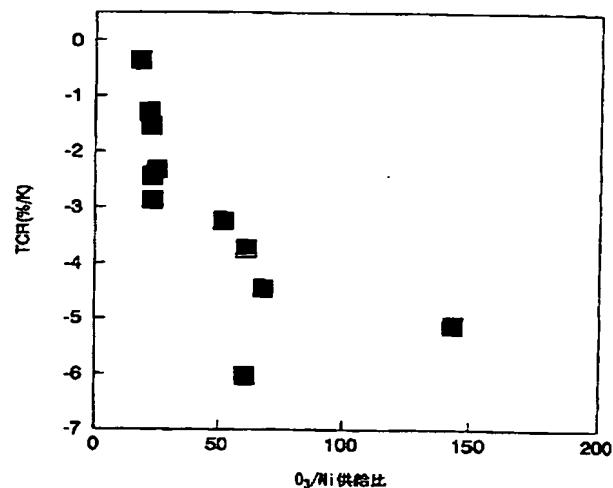
【図10】



【図12】

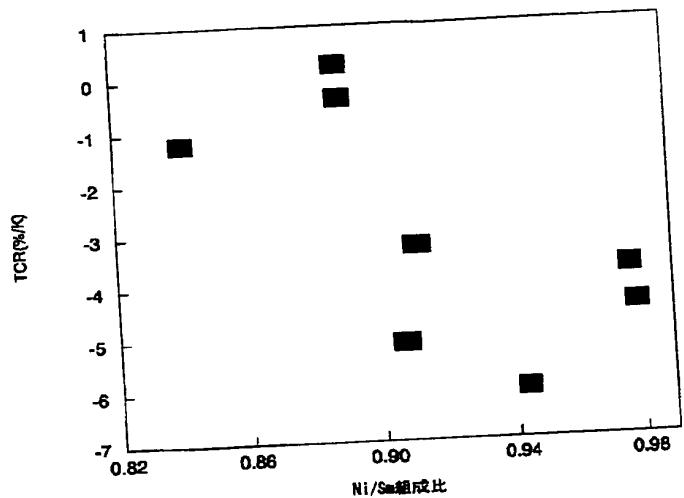


【図13】

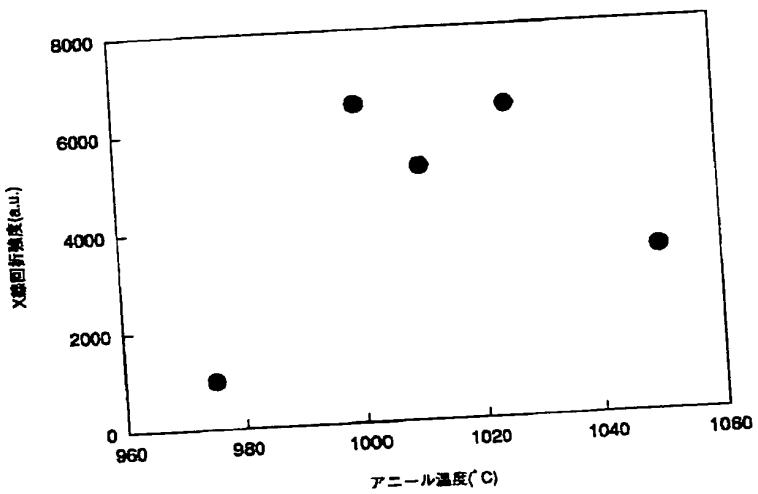


(14)

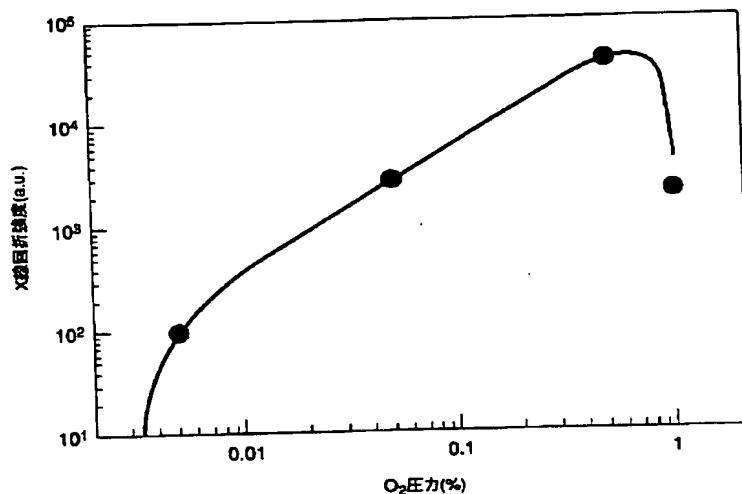
【図14】



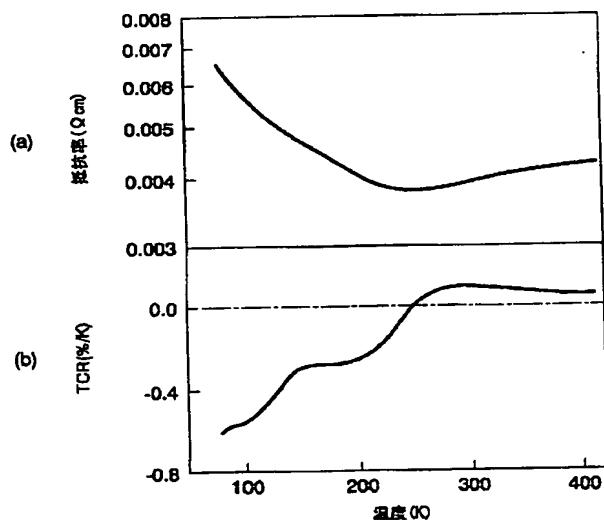
【図15】



【図16】



【図17】



フロントページの続き

(51) Int.CI.<sup>7</sup>  
H 0 1 L 27/14  
37/00  
H 0 4 N 5/33  
5/335

識別記号

F I  
H 0 1 L 37/00  
H 0 4 N 5/33  
5/335  
H 0 1 L 27/14

テーマコード (参考)

U  
K

(72)発明者 舟木 英之  
神奈川県川崎市幸区小向東芝町1番地 株  
式会社東芝研究開発センター内

(72)発明者 飯田 義典  
神奈川県川崎市幸区小向東芝町1番地 株  
式会社東芝研究開発センター内

(72)発明者 重中 圭太郎  
神奈川県川崎市幸区小向東芝町1番地 株  
式会社東芝研究開発センター内

F ターム(参考) 2G065 AA11 AB02 BA12 BA34 BC02  
BE08 DA18 DA20  
2G066 BA09 BA51 BA55 BA60 CA02  
4M118 AA01 AA05 AB01 BA05 BA14  
CA09 CA15 CA20 CA40 CB20  
DD02 EA01 EA14 FA06 FA25  
FB09 FB23 GA10  
5C024 AX06 CY47 GX08